

## OLS-2000 Sistema de Aprendizaje de Planilla Digital



SISTEMA DE PAQUETE NORMALIZADO

Ensamblar y examinar el experimento es una tarea laboriosa. La serie OLS condiciona al estudiante a visualizar las funciones del circuito de experimento. Nuestro libro está dedicado a la enseñanza de la teoría de electrónica.

El objetivo principal de este entrenamiento es enseñar al alumno sobre los circuitos electrónicos en lugar de centrarse en el montaje de los componentes.



Compatible Con el Laboratorio Digital IDL-800

### Características

1. El OLS -2000 permite a los estudiantes ensamblar circuito incluso los más complicados y dejar suficiente tiempo para la experimentación fructífera.
2. El OLS-2000 es compatible con los productos: IDL-800A , DT-01, ETS-5000 y ETS-7000A.
3. No requieren complementos. El juego estandarizado incluye todos los componentes necesarios.
4. Además, continua la práctica asegura las habilidades técnicas se transfieren en el tiempo mínimo.

### Contenido del Experimentos

1. FE-01 Funciones lógicas básicas
2. FE-02 Funciones lógicas básicas
3. FE-03 Funciones lógicas básicas
4. FE-04 Funciones lógicas básicas
5. FE-05 Ecuaciones lógicas de simplificación y algebra booleana
6. FE-06 Ecuaciones lógicas de simplificación y algebra booleana
7. FE-07 Ecuaciones lógicas de simplificación y algebra booleana
8. FE-08 Ecuaciones lógicas de simplificación y algebra booleana
9. FE-09 Ecuaciones lógicas de simplificación y algebra booleana
10. FE-10 Ecuaciones lógicas de simplificación y algebra booleana
11. FE-11 Teorema de Morgan
12. FE-12 Teorema de Morgan
13. FE-13 Teorema de Morgan
14. FE-14 Teorema de Morgan
15. FE-15 Teorema de Morgan
16. FE-16 TTL NAND/NOR gates definitions and operation
17. FE-17 NAND/NOR gates definitions and operation
18. FE-18 La " OR exclusiva " y sus aplicaciones
19. FE-19 La " OR exclusiva " y sus aplicaciones
20. FE-20 La " OR exclusiva " y sus aplicaciones
21. FE-21 La " OR exclusiva " y sus aplicaciones
22. FE-22 La " OR exclusiva " y sus aplicaciones
23. FE-23 La " OR exclusiva " y sus aplicaciones
24. FE-24 La " OR exclusiva " y sus aplicaciones
25. FE-25 sumador completo y substractor completo
26. FE-26 sumador completo y substractor completo
27. FE-27 sumador completo y substractor completo
28. FE-28 sumador completo y substractor completo
29. FE-29 sumador completo y substractor completo
30. FE-30 Flip-flop o Biestable (FF)
31. FE-31 Flip-flop o Biestable (FF)
32. FE-32 Flip-flop o Biestable (FF)

33. FE-33 Los contadores binarios y los sistemas de números binarios
34. FE-34 Los contadores binarios y los sistemas de números binarios
35. FE-35 división por n contadores y contadores por décadas
36. FE-36 división por n contadores y contadores por décadas
37. FE-37 división por n contadores y contadores por décadas
38. FE-38 división por n contadores y contadores por décadas
39. FE-39 división por n contadores y contadores por décadas
40. FE-40 Registro de desplazamiento y contadores de anillos
41. FE-41 Registro de desplazamiento y contadores de anillos
42. FE-42 Registro de desplazamiento y contadores de anillos
43. FE-43 Registro de desplazamiento y contadores de anillos
44. FE-44 Configuración de la formación de pulso y disparador Schmitt
45. FE-45 Configuración de la formación de pulso y disparador Schmitt
46. FE-46 El temporizador de circuito integrado 74122, 74121, y 555
47. FE-47 El temporizador de circuito integrado 74122, 74121, y 555
48. FE-48 Codificadores y decodificadores
49. FE-49 Codificadores y decodificadores
50. FE-50 Codificadores y decodificadores
51. FE-51 Codificadores y decodificadores
52. FE-52 Memoria de acceso aleatorio (RAM) Amohadilla de memoria
53. FE-53 Memoria de acceso aleatorio (RAM) Amohadilla de memoria
54. FE-54 El amplificador operacional
55. FE-55 El amplificador operacional
56. FE-56 El amplificador operacional
57. FE-57 Conversión digital a analógico (D/A) y analógico digital (A/D)
58. FE-58 Conversión digital a analógico (D/A) y analógico digital (A/D)
59. FE-59 Simetría complementaria del MOS (CMOS) y características principales
60. FE-60 Simetría complementaria del MOS (CMOS) y características principales
61. FE-61 Simetría complementaria del MOS (CMOS)- interface TTL
62. FE-62 Simetría complementaria del MOS (CMOS)- interface TTL

### Paquete estándar

1. Diagrama de circuito (Papel de trazado) : 62pcs
2. Libro de experimentos : 1pc
3. Componentes : 1set
4. RM-203 tablero de circuitos : 1pc
5. Dimensiones : 290 x 225 x 55 mm (L x W x H)
6. Peso : 1.4kg