



**Systelec®**

...equipos e insumos para laboratorios educacionales...



## CIC-560

### Sistema de Desarrollo Avanzado FPGA

#### Descripción

CIC-560 está equipado bien para el diseño de circuitos digitales complejos.

CIC-560 ofrece análogo ADC / DAC, teclado, Pantalla LCD, PS/2, VGA, UART, interfaz SCI, y LED de pantalla 7-segmentos de 8-dígitos, motor DC, control del motor de paso.

Adecuado para el plan de estudios de capacitación en electrónica, Ingeniería electrónica, información, campo de comunicación y automatización.

Ideal para los diseñadores profesionales de CI, la R y D ingenieros, estudiantes de licenciatura y postgrado para aprender CI y desarrollo de software.

Desarrollar y verificar los circuitos avanzados y básicos, procesador de señal digital y CPU/MCU con elementos largos y chip multi-pines CPLD/FPGA.

#### Accesorios

- Manual Experimental x 1.
- Software/Código Fuente / Documentos CD x 1.
- Blaster USB x 1.
- Cable RS-232 x 1.
- Cables conductore x 1 juego.
- Extra Jumper x 1 juego.

#### Listado de Experimentos

##### Lógica básica de diseño y aplicación de experimento

- Instalación y operación del software QUARTUS II.
- Diseño con lógica básica combinacional.
- Diseño con lógica básica secuencial.
- Diseño con lógica básica aritmética.
- Usando mega función.
- Código numérico circuito de la conversión.

##### Diseño de Circuito Lógica Avanzada y aplicaciones

- 48-bits contador up / down con la carga, claro y Habilidad.
- Interruptor Infrarrojo como transceptor. Controlar.
- Detector de codificador rotatorio interruptor.
- Decodificador de 16 segmento LED indicador digital.
- 8 x 8 x 2 puntos de color matriz de control gráfico.
- Control de teclado Matricial de 4x4.
- Pantalla de control LCD de 128 x 64.

#### Systelec Electrónica Ltda.

Avenida Pedro Fontova 3954 Fono/fax: 56-2-27363650-27365827

[systelec@systelec.cl](mailto:systelec@systelec.cl)

[www.systelec.cl](http://www.systelec.cl)

Santiago de Chile



**Systelec®**

*...equipos e insumos para laboratorios educacionales...*



- Conversión de ADC con hexadecimal y decimal.
- Convertidor digital a análogo DAC para el generador de funciones.
- Configuración del generador de función precisa para escaneo de teclado.
- Configuración de color 8x8x8 para la interfaz del monitor VGA.
- Control de teclado PS/2 con Interfaz serial síncrona.
- Posición de motor a paso controlado por teclado.
- Velocidad de Motor DC velocidad controlado por teclado.
- Uso de Quartus construida en tiempo real analizador lógico.
- Alta velocidad de la frecuencia y el período de contador.
- Reloj Digital.
- Caja de música.
- Piano electrónico.
- Casillero Digital inteligente.
- Casillero digital inteligente con código de salto.
- Maquina de Bingo.
- Electronic dices.
- Control de luces de semáforo.
- Transmisión Serial DAC.
- Transmisión IIC.
- Transmisión UART.
- Interfacing with MCU.
- Building NIOS CPU from SOPC developmental system.